(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平7-45510

(43)公開日 平成7年(1995)2月14日

(51) Int.Cl. ⁶ H 0 1 L 21/027 G 0 3 F 7/40	識別記号	庁内整理番号	FI	技術表示箇所
	5 0 1	7124 – 2H 7352 – 4M 7352 – 4M	H01L	21/ 30
			審査請求	未請求 請求項の数4 OL (全 3 頁)
(21)出願番号	特願平5-192151		(71)出願人	
(22)出願日	平成5年(1993)8月	₹3日		株式会社日立製作所 東京都千代田区神田駿河台四丁目6番地
			(72)発明者	長谷川 昇雄 東京都国分寺市東恋ケ窪1丁目280番地 株式会社日立製作所中央研究所内
			(72)発明者	早野 勝也 東京都国分寺市東恋ケ窪1丁目280番地 株式会社日立製作所中央研究所内
			(74)代理人	弁理士 小川 勝男

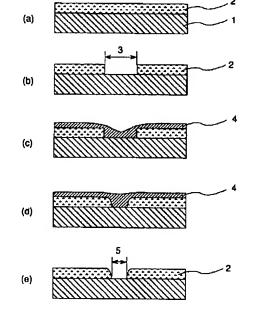
(54) 【発明の名称】 パタン形成方法

(57)【要約】

【構成】レジストパタン形成後、樹脂4を全面に塗布した後、熱処理によりレジスト2を流動させ、パタンを微細化する。

【効果】樹脂塗布後にレジストの熱流動を起こさせるため、流動のしすぎが防止でき、寸法の安定化が図れる。 微細化の困難な超LSIの電極取り出し用の穴パタンの 微細化が実現できる。





1

【特許請求の範囲】

【請求項1】基板上にレジストパタンを形成する工程 と、全面に或いは一部分に前記レジストに混じらない樹 脂を形成する工程と、熱処理工程と、前記レジストに混 じらない樹脂を除去する工程とを含むことを特徴とする パタン形成方法。

【請求項2】請求項1において、前記レジストに混じら ない樹脂が水溶性樹脂であるパタン形成方法。

【請求項3】請求項1において、前記熱処理工程が前記 レジストの熱流動を起こす限界以上の温度、あるいは軟 10 4を除去した。 化点以上の温度であるパタン形成方法。

【請求項4】レジストパタンが穴パタンであるパタン形 成方法。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、半導体装置の製造方法 に係り、特に、リソグラフィ法による素子の微細加工方 法に関する。

[0002]

ィに対し、よりいっそうの微細化が要求されている。特 に、電極形成用の穴パタンは、ステッパの解像特性か ら、配線パタンに比べて微細化が困難であり、微細化技 術の開発が必要となっている。穴パタンの微細化法は特 開平1-307228 号公報に記載されているように、レジス トパタン形成後、レジスト軟化点以上の温度で熱処理 し、レジストの熱流動によりパタンを微小化する方法が ある。しかし、この方法では、レジストパタン側壁の傾 き角がなだらかになり、次の基板加工で十分なマスク作 用が得られない点や、寸法制御性が悪いなどの問題点が 30 た。 あった。

[0003]

【発明が解決しようとする課題】本発明の課題は、上記 従来技術の問題点である、レジストパタン側壁のだれ や、寸法制御性の低下が無い、パタンの微小化方法を提 供することにある。

[0004]

【課題を解決するための手段】上記課題は、レジストパ タン形成後、全面に前記レジストと混ざりあわない樹脂 (水溶性樹脂など)を塗布し、その後、熱処理を行いレ 40 ジストの熱流動を起こさせる。その後、レジスト上に塗 布した樹脂を除去する工程により達成される。

[0005]

【作用】レジストパタン上に樹脂を塗布してから熱流動 を起こさせるため、レジスト内に埋まった樹脂が、レジ スト流動のストッパとなり、流動のしすぎによるパタン つぶれ等が防止できる。又、レジストパタン側壁のだれ も防止できる。

[0006]

【実施例】以下、本発明の第一の実施例を図により説明 50 スト2の膜厚を1とした時、樹脂4の膜厚は $0.3\sim1.$

する。図1は本発明の工程を示す断面図である。図1 (a) に示すように、被加工基板1上にレジスト2を塗 布した。ここでは、ポジ型のノポラック系の樹脂を主成 分とするレジストを用いた。次に、図1 (b) に示すよ

うに、通常のリソグラフィにより所望の部分のレジスト を選択的に除去した。次に、図1(c)に示すように、 全面に水溶性の樹脂4を塗布した。次に、図1 (d) に 示す様にレジストの軟化点以上の温度で熱処理した。次 に、図1 (e) に示すように、水洗により水溶性の樹脂

【0007】以上の工程により、リソグラフィで形成し たレジスト除去領域3を微小化したレジスト除去領域5 を形成することが出来た。微小化したパタンの平面形状

は、穴パタン、線状パタンなどである。レジスト2には ポジ型のノボラック系の樹脂を主成分とするレジストを 用いたが、ネガ型レジストや主成分がイソプレンゴム 系,エポキシ系,ポリスチレン系,アクリレート系等、 熱流動を起こす材料であれば用いることが出来る。樹脂 4 も必ずしも水溶性である必要は無い。レジスト2上に 【従来の技術】近年、素子の微細化が進み、リソグラフ 20 樹脂4を塗布した時に両者が混ざり合わないことが必要 である。樹脂4は無機障と置き換えることも可能であ る。また、樹脂4の除去の際にレジスト2を溶かさない

> 【0008】樹脂4の除去の方法は湿式に限らない。乾 式でも良い。例えば、被加工基板のドライエッチングの 前処理として除去する方法も可能である。

ことも必要である。

【0009】また、樹脂4の軟化点がレジスト2よりも 高い事が好ましい。ここで使用したノボラック系のレジ ストの熱流動を起こさせる温度は120℃以上であっ

【0010】図2に熱処理時間と穴径の関係を示す。レ ジスト2にノボラック系レジストを用い、膜厚を1μm とした。樹脂4にはポリピニルアルコールを用い、塗布 膜厚を0.6 µmと0.2 µmとし、熱処理時間を変え穴 径の変化を調べた。熱処理温度は150℃とした。熱処 理前の穴径は0.5 μm である。

【0011】熱処理時間が3分の時、ポリビニルアルコ ールの膜厚が 0.6 μm の場合、穴径は約 0.4 μm、 ポリピニルアルコールの膜厚が 0.2 μmの場合、穴径 は約0.3μm となった。しかし、さらに熱処理時間を 増やし6分とした時、ポリビニルアルコールの膜厚が 0.6 µmの場合、穴径は約0.4 µmと3分の時と変化 がなかった。ポリビニルアルコールの膜厚が 0.2 μm の場合、穴径は約0.2μmとなったが、穴上部では穴 径が広がり穴側壁がだれる現象がみられた。このような 状態では基板の加工において十分なマスク作用が得られ ず問題であった。ポリビニルアルコールの膜厚を厚くす ることにより穴径の熱処理時間依存性を小さくすること が出来た。又、種々の条件について検討した結果、レジ

3

0 μmで特に良好な結果が得られた。又、熱処理温度を 高くすると穴径が小さくなる傾向があるが、樹脂層を形 成することにより、小さくなり過ぎることは防止でき る。ここでは樹脂4にポリビニルアルコールを用いた が、その他の樹脂を用いて実験した結果、ほぼ同様の傾 向を示すデータが得られた。

[0012]

【発明の効果】本発明によれば、解像限界を超えた微細なパターンが簡単な処理により形成できる。特に、微細化の困難な超LSIの電極取り出し用の穴パタンの微細 10

化が実現でき、超LSIの製造を光リソグラフィを用い 実現することが可能となる。

【図面の簡単な説明】

【図1】本発明の実施例のパタンの形成工程を示す断面 図

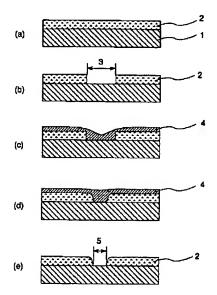
【図2】本発明の効果を示すグラフ。

【符号の説明】

1…被加工基板、2…レジスト、3…レジスト除去領域、4…樹脂、5…微小化したレジスト除去領域。

【図1】

図1



【図2】

図2

